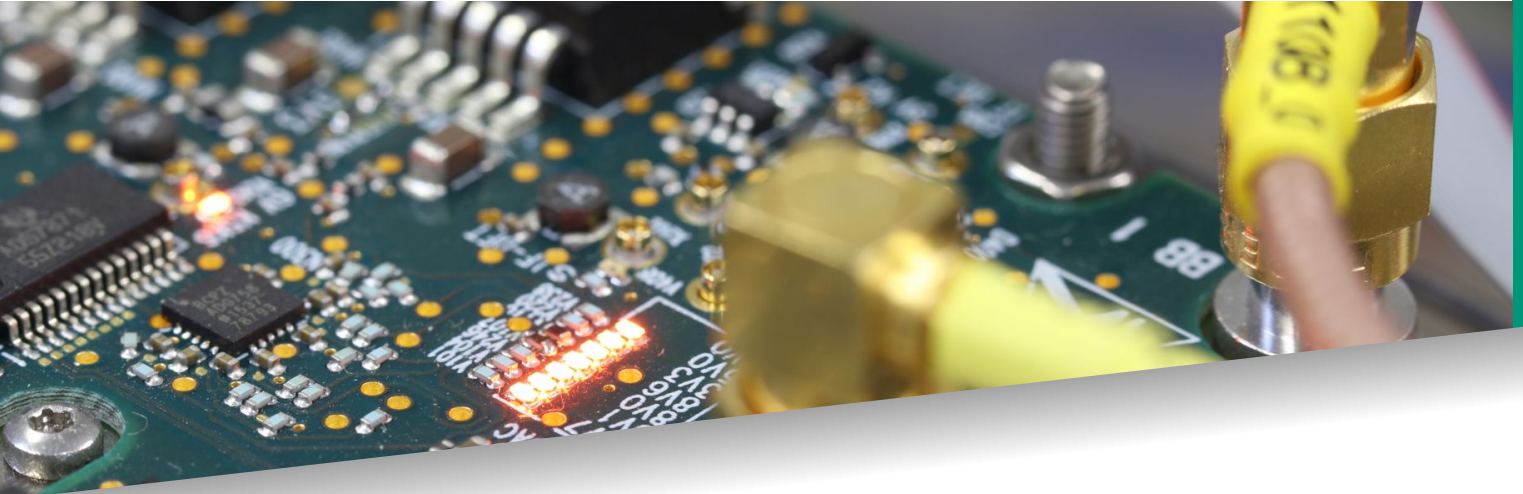


Entwicklungsingenieur Firmware (m/w/d)

Standort Erlangen



Unser Unternehmen

Die IZT GmbH entwickelt und produziert modernste Geräte für Empfang, Aufzeichnung, Synthese und Wiedergabe von Hochfrequenzsignalen. Mit Hilfe konsequenten Einsatzes modernster Technologie, innovativem Denken und einer ausgeprägten Kundenorientierung haben wir uns eine ausgezeichnete Stellung im Markt erarbeitet.

Ihre Aufgaben

- Eigenständiger Entwurf komplexer Schaltungen zur digitalen Signalverarbeitung in VHDL mit Zielarchitektur FPGA
- Inbetriebnahme zusammen mit der Hardwareentwicklung unter Verwendung von Logikanalyser und Oszilloskop
- Dokumentation der Entwicklungs- und Testergebnisse

Unsere Erwartungen

- Erfolgreich abgeschlossenes Studium der Elektrotechnik vorzugsweise mit den Schwerpunkten Nachrichtentechnik oder digitale Signalverarbeitung
- Mehrjährige Erfahrung in VHDL und FPGA Design
- Erfahrung im Design digitaler Signalverarbeitung im komplexen Basisband
- Sicherer Umgang mit Designtools wie Modelsim®, Synplify Pro®, XILINX ISE und XILINX Vivado
- Sorgfältige, strukturierte und lösungsorientierte Arbeitsweise
- Gutes Zeit- und Selbstmanagement
- Teamfähigkeit

Unser Angebot

- Unbefristetes Arbeitsverhältnis
- Flexible Arbeitszeiten
- Mobiles Arbeiten möglich
- Betriebliche Altersvorsorge in Höhe von 6,9% zzgl. zum Arbeitsentgelt
- Hervorragende Entwicklungsmöglichkeiten durch konsequentes Onboarding und Weiterbildungsmanagement
- Überwiegend Zweierbüros
- Kostenloser Firmenparkplatz
- Kostenloser Obstkorb
- Kostenlose Getränke von Kaffee bis Club Mate

Bitte senden Sie Ihre Bewerbungsunterlagen, unter der Angabe Ihrer Gehaltsvorstellung und des frühestmöglichen Eintrittstermins, an Astrid Steinkirchner: jobs@izt-labs.de

Innovationszentrum für Telekommunikationstechnik GmbH IZT, Am Weichselgarten 5, 91058 Erlangen